




**Corso di laurea magistrale in
INGEGNERIA INFORMATICA E DELL'AUTOMAZIONE**
Classe LM-32 – Laurea in Ingegneria Informatica
DM 270/04

**DESCRIZIONE DEL PERCORSO DI FORMAZIONE
ANNO ACCADEMICO 2017/2018**

Sito del Corso di Laurea	http://www.unife.it/ing/lm.infoauto
Coordinatore del Corso di Laurea	Prof. Velio Tralli e-mail: velio.tralli@unife.it
Manager didattico	dott. ing. Elisa Gulmini Dipartimento di Ingegneria – Via Saragat, 1 44122 Ferrara e-mail: manager.informazione@unife.it tel. 0532 974867 http://www.unife.it/ing/lm.infoauto/manager-e-tutor
Segreteria studenti	 http://sos.unife.it http://www.unife.it/studenti/offerta-formativa/s-s/carriera-biochim-scitec-eco tel. 0532 293303
Scadenze	Presentazione domanda di preiscrizione on line (obbligatoria): http://www.unife.it/studenti/immatricolazioni-e-iscrizioni/pre-iscrizioni-a-un-corso-di-laurea-magistrale Perfezionamento dell'immatricolazione (obbligatorio): http://www.unife.it/studenti/immatricolazioni-e-iscrizioni/immatricolazione-a-corsi-di-laurea-magistrale-non-a-ciclo-unico
Criteri di accesso	L'iscrizione alla Laurea Magistrale è subordinata alla verifica del possesso di requisiti curriculari e dell'adeguatezza della preparazione personale. I criteri di accesso sono descritti nel documento deliberato dal dipartimento disponibile al link: http://www.ing.unife.it/didattica/criteri-accesso-lm
Calendario delle attività didattiche, orario delle lezioni	1° semestre: 25/09/2017 – 19/12/2017; 2° semestre: 26/02/2018 – 05/06/2018, con sospensione dal 23/04/2018 al 01/05/2018 compresi. Il calendario delle attività didattiche e l'orario delle lezioni sono reperibili al link: http://www.unife.it/ing/lm.infoauto/orario-lezioni lezioni Ciascun periodo di lezioni è seguito da una sessione di esami
Sessioni d'esame	I sessione: dall' 8 gennaio al 31 marzo; II sessione: 1° aprile al 31 luglio; III sessione (di recupero): dal 1° settembre al 22 dicembre.
Compilazione piano degli studi/scelta opzionali	Una volta immatricolati, recarsi presso il Manager Didattico per la compilazione del piano di studi; modifiche al piano degli studi entro 30 novembre .

Struttura e ordinamento del corso

La laurea magistrale in Ingegneria Informatica e dell'Automazione è normalmente conseguita in due anni dopo aver acquisito 120 crediti. Lo studente che avrà ottenuto i 120 crediti previsti dalla struttura didattica potrà conseguire il titolo anche prima della scadenza biennale, secondo quanto indicato dal regolamento studenti.

Legenda

Attività formative	Un credito consta di 25 ore di cui 10 di lezione frontale. B = Caratterizzanti B= Ingegneria Informatica C (C1,C2,C3,C4) = Affini o integrative D = A scelta dello studente E = attività formative relative alla preparazione della prova finale F = attività formative, non previste dalle lettere precedenti, volte ad acquisire ulteriori conoscenze linguistiche, nonché abilità informatiche e telematiche, relazionali, o comunque utili per l'inserimento nel mondo del lavoro, nonché attività formative volte ad agevolare le scelte professionali, mediante la conoscenza diretta del settore lavorativo cui il titolo di studio può dare accesso, tra cui, in particolare, i tirocini formativi.
SSD	Settore Scientifico Disciplinare

Anni alterni

Le lezioni di alcuni insegnamenti indicati nel piano degli studi non sono impartite in tutti gli anni accademici, ma ad anni alterni. Lo studente che si iscrive al primo anno di corso nell'anno accademico 2017/18, oltre agli insegnamenti fissati al primo anno, seguirà le lezioni degli insegnamenti attivi nell'anno accademico 2017/18 ed identificati nelle tabelle seguenti con la lettera B nella colonna "Anno". Nell'a.a. 2018/19, oltre agli insegnamenti fissati al secondo anno, si svolgeranno le lezioni dei corsi contrassegnati con la lettera A nella colonna "Anno". È importante però che lo studente ricordi che, nel caso in cui, per motivi personali, non fosse in condizione di frequentare le lezioni degli insegnamenti ad anni alterni (identificati dalla lettera "A" o "B" nella colonna "Anno") nell'anno in cui sono offerti, non potrà frequentarle neanche l'anno accademico successivo.

Per l'A.A. 2017/18 saranno attivati i corsi indicati con la lettera B nella colonna "Anno", oltre a quelli indicati nella colonna anno con I o II.

Percorso unico

Il corso di studio prevede un unico percorso formato da insegnamenti obbligatori e corsi opzionali a scelta vincolata, per totali 54 CFU nei SSD dell'ambito Ingegneria Informatica - "Attività formative caratterizzanti" - (di tipo B), 30 CFU nei SSD delle "Attività formative affini o integrative" (di tipo C), 12 CFU per insegnamenti a libera scelta (D), 12 CFU per attività di Tirocinio o internato (F) e 12 CFU per la prova finale (E).

Il piano degli studi previsto comprende insegnamenti obbligatori e a scelta con opzione vincolata, di ambito caratterizzante e di ambito affine e integrativo, con i vincoli dettagliati nella seguente tabella.

NOTA: Lo studente dopo avere perfezionato l'immatricolazione presso la segreteria studenti, dovrà concordare il piano degli studi individuale con il Manager Didattico.

Insegnamenti obbligatori							
Anno	Semestre	Insegnamento	SSD	Attività	Crediti	Docente	Ore frontali
I	II	Basi di dati	ING-INF/05	B	6	D. Ferraretti	60
	+	Reti di calcolatori			6	M.Tortonesi	60
B	II	Programmazione concorrente	ING-INF/05	B	6	C. Stefanelli	60
A		Ricerca operativa	MAT/09	C1	6		

A		<i>Sistemi distribuiti e di intelligenza artificiale</i> Corso Integrato: - Sistemi distribuiti e mobili - Fondamenti di intelligenza artificiale	ING-INF/05	B	6 + 6		
12 CFU di ambito caratterizzante, a scelta vincolata tra i seguenti insegnamenti:							
B	II + I	Tecnologie per le basi di dati + Progetto di sistemi Web	ING-INF/05	B	6 + 6	F. Riguzzi + F. Agnelli	60 + 60
B	I + II	<i>Tecnologie e tecniche di controllo</i> Corso Integrato: - Tecniche di controllo e diagnosi - Tecnologie dei sistemi di controllo	ING-INF/04	B	6 + 6	S. Simani + M. Bonfè	60 + 60

12 CFU di tipo B a scelta tra:							
A		Constraint programming**	ING-INF/05	B	6		
I o II	II	Ingegneria dei sistemi Web (presso Sede di Cento; a numero limitato) *	ING-INF/05	B	6	M. Zambrini	60
I o II	II	Ingegneria del software (presso Sede di Cento; a numero limitato)*	ING-INF/05	B	6	F. Luglio	60
B	I	Ingegneria del software II	ING-INF/05	B	6	E. Lamma	60
I	I	Linguaggi di descrizione dell'hardware	ING-INF/05	B	6	M. Favalli	
B	II	Linguaggi e traduttori	ING-INF/05	B	6	M. Gavanelli	60
B	II + I	Linguaggi e traduttori + Sicurezza dei sistemi informatici in Internet	ING-INF/05	B	6 + 6	M. Gavanelli + M. Carnevali	60 + 60
I o II	II	Progetto automatico di sistemi digitali	ING-INF/05	B	6	M. Favalli	60
B	I	Sicurezza dei sistemi informatici in Internet	ING-INF/05	B	6	M. Carnevali	60
A		Sistemi di elaborazione	ING-INF/05	B	6		60
A		Constraint programming + Sistemi di elaborazione	ING-INF/05	B	6 + 6		60 + 60
I	I	Sistemi operativi	ING-INF/05	B	6	C. Stefanelli	60
I	II	Automazione industriale	ING-INF/04	B	6	E. Mainardi	60
I	I	Azionamenti elettrici	ING-INF/04	B	6	R. Mattioli	60
I	II	Sistemi di controllo digitale	ING-INF/04	B	6	S. Simani	60
I	II + II	Automazione industriale + Sistemi di controllo digitale	ING-INF/04	B	6 + 6	E. Mainardi S. Simani	60 + 60

* Per poter accedere ai corsi presso la sede di Cento (corsi a numero limitato) lo studente dovrà candidarsi entro il 15 ottobre 2017

tramite il form online al link <http://www.unife.it/ing/lm.infoauto/cento>.

Nel caso in cui il numero degli studenti interessati sia superiore al numero di posti disponibili, la Commissione crediti opererà una selezione prendendo in considerazione la posizione dello studente, ovvero se in corso o fuori corso, il numero di crediti acquisiti e la media pesata degli esami, rendendo nota la graduatoria entro il 16 novembre 2017.

almeno 6 CFU a scelta tra:							
A		⁽¹⁾ Data mining and analytics **	INF/01	C1	6		
I	I	Matematica discreta	MAT/05	C1	6	C. Bisi	60
I	II	Metodi matematici per l'ingegneria	MAT/05	C1	6	L. Brasco	60
A		Teoria dei numeri e fondamenti di crittografia	MAT/05	C1	6		
II	I	Economia e organizzazione aziendale	SECS-P/06	C4	6	L. Rubini	60
II	II	oppure Industrial Organization and Industrial Policy <i>(lingua di insegnamento: inglese; offerto presso il corso di laurea in Economia)</i>	SECS-P/06	C4	6	L. Rubini	56
** In alternativa alla coppia di insegnamenti Constraint programming e Data Mining and Analytics lo studente può scegliere il seguente esame integrato:							
A		Constraint programming + Data mining and analytics ⁽¹⁾	ING-INF/05 + INF/01	B + C1	6 + 6		

(1) solo per gli immatricolati a partire dall'a.a. 2016/17

Insegnamenti a scelta a completamento del piano (il totale complessivo di CFU di tipo C comprensivi dei CFU degli insegnamenti obbligatori deve essere pari a 30 CFU)							
B	II	Metodi di ottimizzazione	MAT/09	C1	6	M. Nonato	60
B	II	Reti peer-to-peer	ING-INF/01	C2	6	G. Mazzini	60
A		Sicurezza, progettazione e laboratorio Internet	ING-INF/03	C2	6		
B	II	Architettura dei sistemi digitali	ING-INF/01	C2	6	D. Bertozzi	60
I	I + II	Fondamenti di meccanica tecnica + Meccanica applicata alle macchine	ING-IND/13	C3	6 + 6	R. Di Gregorio	60 + 60
II	I	Meccanica degli azionamenti	ING-IND/13	C3	6	G. Dalpiaz	60
II	II	Meccanica dei robot	ING-IND/13	C3	6	R. Di Gregorio	60
B	II	Elettronica per l'efficienza energetica	ING-INF/01	C2	6	G. Vannini	60
I o II	II	Strumentazione e misure elettroniche	ING-INF/01	C2	6	A.Raffo	60
II	I	Economia e organizzazione aziendale	SECS-P/06	C4	6	L. Rubini	60
II	II	oppure Industrial Organization and Industrial Policy <i>(lingua di insegnamento: inglese)</i>	SECS-P/06	C4	6	L. Rubini	56

		<i>inglese; offerto presso il corso di laurea in Economia)</i>					
I o II	I	Strategia, innovazione e gestione aziendale <i>(solo per gli iscritti 2017/18)</i>	ING-IND/35	C4	6	G. Cocchi	60

		Esami a scelta autonoma		D	12		
II		Tirocinio o internato		F	12		
II		Prova Finale <i>Prova finale attività preparatoria alla tesi*</i>		E	10		
		<i>Prova finale discussione della dissertazione*</i>		E	2		

* per tutti gli studenti, anche se immatricolati prima dell'a.a. 2016/17

Insegnamenti a scelta libera consigliati come crediti di tipo D							
A		Laboratorio di Intelligenza Artificiale	ING-INF/05	F	3		
B	Annuale	Laboratorio di Programmazione Concorrente	ING-INF/05	F	3	C. Stefanelli	

Nota:

Fermo restando che le attività già riconosciute ai fini dell'attribuzione di crediti formativi universitari nell'ambito di corsi di laurea triennale non possono essere nuovamente riconosciute come crediti formativi nell'ambito di corsi di laurea magistrale, nel caso in cui lo studente avesse già acquisito i contenuti di insegnamenti (o singoli moduli di insegnamenti) obbligatori per il corso di laurea magistrale in Ingegneria Informatica e dell'Automazione, in sostituzione di tali insegnamenti (o singoli moduli di insegnamenti) il Consiglio Unico di Corso di Studio definirà opportune attività formative del medesimo ambito.

Altre informazioni utili del percorso formativo

<p>Verifica dei requisiti curriculari e dell'adeguatezza della personale preparazione</p>	<p>L'accesso ai corsi di LM è subordinato al possesso di requisiti curriculari e all'adeguatezza della preparazione personale scientifico-tecnica e linguistica, secondo quanto previsto dall'art. 6 comma 2 del D.M. 270/2004.</p> <p>I requisiti curriculari necessari per l'accesso al corso di laurea magistrale in INGEGNERIA INFORMATICA E DELL'AUTOMAZIONE – classe LM-32 sono definiti dal documento deliberato dal Dipartimento di Ingegneria disponibile sul sito: http://www.ing.unife.it/didattica/criteri-accesso-lm</p> <p>Eventuali integrazioni curriculari, in termini di crediti formativi universitari, devono essere acquisite prima della verifica della preparazione individuale. Le modalità di valutazione della preparazione individuale sono precisate sul sito suddetto.</p> <p>L'accertamento e l'eventuale richiesta di ulteriori crediti formativi universitari sarà effettuata da una commissione preposta.</p> <p>In particolare, per la verifica dei requisiti curriculari e di adeguatezza della preparazione, coloro che intendono immatricolarsi ai corsi di laurea magistrale dovranno seguire le fasi della procedura on-line pubblicate alla pagina http://www.unife.it/studenti/immatricolazioni-e-iscrizioni/immatricolazione-a-corsi-di-laurea-magistrale-non-a-ciclo-unico</p>
--------------------------------------------------------------------------------------------------	--------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------

Attività a libera scelta (di tipo D)	Lo studente dovrà effettuare le scelte recandosi dal Manager Didattico per la redazione del piano degli studi. Per gli anni successivi al primo, il termine per la presentazione delle modifiche ai piani degli studi è fissato al 30 novembre , come da Regolamento Studenti.																																												
	Le attività a scelta libera dello studente potranno essere selezionate tra gli insegnamenti attivati nei corsi di laurea di Ingegneria di questo Ateneo o tra insegnamenti attivati presso altri corsi di laurea dell'Ateneo, purché coerenti con gli obiettivi formativi del corso di laurea.																																												
	Attenzione! Non è possibile effettuare la scelta di singoli "moduli" appartenenti ad esami integrati. Non è possibile inserire esami i cui contenuti si sovrappongano, anche se parzialmente, con esami già presenti nel piano degli studi.																																												
	Gli studenti non possono inserire nel piano di studi, neanche come corso a libera scelta, gli insegnamenti della colonna A della successiva tabella, qualora abbiano già acquisito o già inserito nel piano di studi i crediti relativi ai corrispondenti corsi indicati in colonna B della tabella stessa.																																												
	Insegnamenti (colonna A) che non possono essere inseriti nel piano di studi qualora siano già stati acquisiti, o inseriti nel piano di studi, i crediti corrispondenti agli insegnamenti in colonna B.																																												
	<table border="1"> <thead> <tr> <th>Colonna A</th> <th>Colonna B</th> </tr> </thead> <tbody> <tr> <td><i>Analisi e sintesi dei circuiti digitali</i></td> <td><i>Reti logiche</i></td> </tr> <tr> <td><i>Analog circuits and algorithms for statistical signal processing</i></td> <td><i>Circuiti e algoritmi per l'elaborazione statistica dei segnali</i></td> </tr> <tr> <td><i>Comunicazioni digitali</i></td> <td><i>Trasmissione numerica I</i> <i>o</i> <i>Trasmissione numerica</i></td> </tr> <tr> <td><i>Comunicazioni multimediali</i></td> <td><i>Comunicazioni multimediali I</i></td> </tr> <tr> <td><i>Economia ed organizzazione aziendale</i></td> <td><i>Industrial Organization and Industrial Policy</i></td> </tr> <tr> <td><i>Elettronica dei sistemi wireless</i></td> <td><i>Elettronica delle telecomunicazioni</i></td> </tr> <tr> <td><i>Elettronica per l'efficienza energetica</i></td> <td><i>Elettronica industriale</i></td> </tr> <tr> <td><i>Industrial Organization and Industrial Policy</i></td> <td><i>Economia ed organizzazione aziendale</i></td> </tr> <tr> <td><i>Fondamenti di Automatica</i></td> <td><i>Controlli automatici</i></td> </tr> <tr> <td><i>Fondamenti di Informatica (modulo A + modulo B)</i></td> <td><i>Fondamenti di Informatica I e Fondamenti di informatica II</i></td> </tr> <tr> <td><i>Fisica I</i></td> <td><i>Fisica generale I</i></td> </tr> <tr> <td><i>Fisica II</i></td> <td><i>Fisica generale II</i></td> </tr> <tr> <td><i>Geometria ed Algebra</i></td> <td><i>Geometria</i></td> </tr> <tr> <td><i>Laboratorio di segnali e sistemi</i></td> <td><i>Elaborazione dei segnali e laboratorio</i> <i>o</i> <i>Elaborazione numerica dei segnali</i> <i>o</i> <i>Laboratorio di segnali e sistemi di telecomunicazioni</i></td> </tr> <tr> <td><i>Metodi statistici per l'ingegneria</i></td> <td><i>Calcolo delle probabilità e statistica matematica</i></td> </tr> <tr> <td><i>Programmazione concorrente</i></td> <td><i>Sistemi distribuiti</i></td> </tr> <tr> <td><i>Reti peer-to-peer</i></td> <td><i>Reti telecomunicazioni II</i></td> </tr> <tr> <td><i>Sicurezza, Progettazione e Laboratorio Internet</i></td> <td><i>Tecnologie di sicurezza in internet: livello rete, livello applicazione</i></td> </tr> <tr> <td><i>Sistemi distribuiti e di intelligenza artificiale</i></td> <td><i>Sistemi distribuiti I + Fondamenti di Intelligenza Artificiale I</i></td> </tr> <tr> <td><i>Sistemi wireless</i></td> <td><i>Sistemi di telecomunicazioni I</i> <i>o</i> <i>Sistemi di telecomunicazioni</i></td> </tr> <tr> <td><i>Tecnologie per le basi di dati</i></td> <td><i>Sistemi informativi</i></td> </tr> </tbody> </table>	Colonna A	Colonna B	<i>Analisi e sintesi dei circuiti digitali</i>	<i>Reti logiche</i>	<i>Analog circuits and algorithms for statistical signal processing</i>	<i>Circuiti e algoritmi per l'elaborazione statistica dei segnali</i>	<i>Comunicazioni digitali</i>	<i>Trasmissione numerica I</i> <i>o</i> <i>Trasmissione numerica</i>	<i>Comunicazioni multimediali</i>	<i>Comunicazioni multimediali I</i>	<i>Economia ed organizzazione aziendale</i>	<i>Industrial Organization and Industrial Policy</i>	<i>Elettronica dei sistemi wireless</i>	<i>Elettronica delle telecomunicazioni</i>	<i>Elettronica per l'efficienza energetica</i>	<i>Elettronica industriale</i>	<i>Industrial Organization and Industrial Policy</i>	<i>Economia ed organizzazione aziendale</i>	<i>Fondamenti di Automatica</i>	<i>Controlli automatici</i>	<i>Fondamenti di Informatica (modulo A + modulo B)</i>	<i>Fondamenti di Informatica I e Fondamenti di informatica II</i>	<i>Fisica I</i>	<i>Fisica generale I</i>	<i>Fisica II</i>	<i>Fisica generale II</i>	<i>Geometria ed Algebra</i>	<i>Geometria</i>	<i>Laboratorio di segnali e sistemi</i>	<i>Elaborazione dei segnali e laboratorio</i> <i>o</i> <i>Elaborazione numerica dei segnali</i> <i>o</i> <i>Laboratorio di segnali e sistemi di telecomunicazioni</i>	<i>Metodi statistici per l'ingegneria</i>	<i>Calcolo delle probabilità e statistica matematica</i>	<i>Programmazione concorrente</i>	<i>Sistemi distribuiti</i>	<i>Reti peer-to-peer</i>	<i>Reti telecomunicazioni II</i>	<i>Sicurezza, Progettazione e Laboratorio Internet</i>	<i>Tecnologie di sicurezza in internet: livello rete, livello applicazione</i>	<i>Sistemi distribuiti e di intelligenza artificiale</i>	<i>Sistemi distribuiti I + Fondamenti di Intelligenza Artificiale I</i>	<i>Sistemi wireless</i>	<i>Sistemi di telecomunicazioni I</i> <i>o</i> <i>Sistemi di telecomunicazioni</i>	<i>Tecnologie per le basi di dati</i>	<i>Sistemi informativi</i>
	Colonna A	Colonna B																																											
	<i>Analisi e sintesi dei circuiti digitali</i>	<i>Reti logiche</i>																																											
	<i>Analog circuits and algorithms for statistical signal processing</i>	<i>Circuiti e algoritmi per l'elaborazione statistica dei segnali</i>																																											
	<i>Comunicazioni digitali</i>	<i>Trasmissione numerica I</i> <i>o</i> <i>Trasmissione numerica</i>																																											
	<i>Comunicazioni multimediali</i>	<i>Comunicazioni multimediali I</i>																																											
	<i>Economia ed organizzazione aziendale</i>	<i>Industrial Organization and Industrial Policy</i>																																											
	<i>Elettronica dei sistemi wireless</i>	<i>Elettronica delle telecomunicazioni</i>																																											
	<i>Elettronica per l'efficienza energetica</i>	<i>Elettronica industriale</i>																																											
	<i>Industrial Organization and Industrial Policy</i>	<i>Economia ed organizzazione aziendale</i>																																											
	<i>Fondamenti di Automatica</i>	<i>Controlli automatici</i>																																											
	<i>Fondamenti di Informatica (modulo A + modulo B)</i>	<i>Fondamenti di Informatica I e Fondamenti di informatica II</i>																																											
	<i>Fisica I</i>	<i>Fisica generale I</i>																																											
	<i>Fisica II</i>	<i>Fisica generale II</i>																																											
	<i>Geometria ed Algebra</i>	<i>Geometria</i>																																											
	<i>Laboratorio di segnali e sistemi</i>	<i>Elaborazione dei segnali e laboratorio</i> <i>o</i> <i>Elaborazione numerica dei segnali</i> <i>o</i> <i>Laboratorio di segnali e sistemi di telecomunicazioni</i>																																											
	<i>Metodi statistici per l'ingegneria</i>	<i>Calcolo delle probabilità e statistica matematica</i>																																											
	<i>Programmazione concorrente</i>	<i>Sistemi distribuiti</i>																																											
<i>Reti peer-to-peer</i>	<i>Reti telecomunicazioni II</i>																																												
<i>Sicurezza, Progettazione e Laboratorio Internet</i>	<i>Tecnologie di sicurezza in internet: livello rete, livello applicazione</i>																																												
<i>Sistemi distribuiti e di intelligenza artificiale</i>	<i>Sistemi distribuiti I + Fondamenti di Intelligenza Artificiale I</i>																																												
<i>Sistemi wireless</i>	<i>Sistemi di telecomunicazioni I</i> <i>o</i> <i>Sistemi di telecomunicazioni</i>																																												
<i>Tecnologie per le basi di dati</i>	<i>Sistemi informativi</i>																																												

	<i>Tecnologie e tecniche di controllo</i>	<i>Tecniche di controllo e Ingegneria e tecnologia dei sistemi di controllo</i>
Attività formative trasversali (di tipo F) Stage, tirocinio, altro	<p>I 12 CFU di cui alla voce F potranno essere acquisiti tramite:</p> <ul style="list-style-type: none"> - Tirocini o stage di formazione professionale presso aziende o centri di ricerca universitari o extrauniversitari; - Internati presso laboratori o centri di ricerca nazionali ed esteri, compresi quelli dell'Ateneo e in particolare del Dipartimento di Ingegneria. <p>Per tali attività 1 CFU corrisponde a 25 ore di lavoro.</p> <p>Per ciascuna di queste attività, sarà individuato un tutor tra uno dei docenti dei SSD caratterizzanti il corso di studio (ING-INF/05 o ING-INF/04) e, nel caso di svolgimento di tirocini presso enti o aziende esterne all'Ateneo, un tutor che rappresenti l'ente esterno.</p>	
Progetto P.I.L./ Tirocini	<p>Agli studenti che seguono il Sottoprogetto 1 del Progetto Inserimento Lavoro dell'Università di Ferrara e superano positivamente la verifica finale, vengono riconosciuti 6 CFU di tipo D; il voto della verifica finale del Sottoprogetto 1 viene convertito in trentesimi (se non lo fosse) e associato ai CFU riconosciuti.</p> <p>Agli studenti che seguono anche il Sottoprogetto 2 del PIL, la cui parte preponderante consiste in uno stage di 380 ore in azienda, possono essere riconosciuti fino ad un massimo di 3 crediti come attività di tirocinio (F), previa valutazione dal parte del Consiglio Unico dei Corsi di Studio del contenuto e dei risultati del progetto di tirocinio svolto in azienda.</p> <p>Per ottenere tali riconoscimenti, gli studenti devono richiedere la valutazione e la modifica al piano degli studi: http://www.unife.it/ateneo/jobcentre/pil</p>	
Propedeuticità	Non sono previste propedeuticità.	
Sbarramenti	Il corso di laurea non ha sbarramenti.	
Trasferimenti da altra sede, passaggi da altri corsi di laurea e abbreviazioni di carriera	<p>Gli studenti che presenteranno domanda di passaggio, trasferimento o abbreviazione di carriera sul Corso di Laurea magistrale in Ingegneria Informatica e dell'Automazione saranno ammessi previa verifica del possesso dei requisiti curriculari e dell'adeguatezza della preparazione tecnico scientifica.</p> <p>Sarà valutata la carriera progressiva dello studente valutando le opportune convalide degli esami sostenuti previa valutazione dei programmi d'esame.</p> <p>L'adeguatezza della preparazione scientifico-tecnica e della capacità di utilizzare fluentemente, in forma scritta e orale, almeno una lingua dell'Unione Europea oltre l'italiano, con riferimento anche ai lessici disciplinari (con particolare attenzione alla lingua inglese essendo quest'ultima la più usata nell'ambito scientifico-tecnico) è verificata da un'apposita commissione, nominata dal Consiglio Unico dei Corsi di studio.</p> <p>Per maggiori informazioni sulle procedure amministrative relative a passaggi, trasferimenti abbreviazioni di carriera, consultare i seguenti links:</p> <p>http://www.unife.it/studenti/immatricolazioni-e-iscrizioni/movimenti/trasferimenti-e-passaggi</p> <p>http://www.unife.it/studenti/immatricolazioni-e-iscrizioni/immatricolazioni-con-abbreviazione-di-corso</p>	
Durata diversa dalla normale	E' possibile iscriversi al corso di laurea secondo la modalità part-time oppure con durata inferiore, previa presentazione di piano di studi individuale che sarà soggetto ad approvazione da parte della struttura competente.	
Riconoscimento di titoli di studio conseguiti all'estero	<p>Il Riconoscimento di una laurea conseguita all'estero per la laurea magistrale in Ingegneria Informatica e dell'Automazione è deliberata dalle strutture didattiche competenti previa presentazione della richiesta corredata dai programmi dei corsi.</p> <p>Per informazioni amministrative rivolgersi all'Ufficio Mobilità internazionale e studenti stranieri http://www.unife.it/mobilita-internazionale/studiare-a-ferrara</p>	
Convalide di esami	<p>Le richieste di qualsiasi tipo di convalida esami o frequenze, da inoltrare alla Commissione crediti del corso di studio, devono essere presentate alla segreteria studenti – http://www.unife.it/studenti/offerta-formativa/segreteria-studenti - corredate dei relativi programmi dei corsi.</p>	